(19)

JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 62268234 A

(43) Date of publication of application: 20.11.87

(51) Int. CI

H04L 13/08 H04L 13/00 H04N 1/21

(21) Application number: 61112212

(22) Date of filing: 15.05.86

(71) Applicant:

CANON INC

(72) Inventor:

HAGANUMA TOMOYUKI

TAKEDA TAKASHI **OGATA YUKIHIKO** KANEKO YOJI **KUNISHI YUKISUKE** YOSHIURA YOSHIO

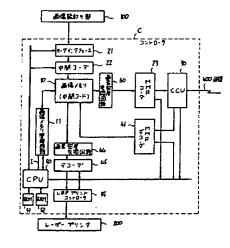
(54) COMMUNICATION TERMINAL EQUIPMENT

(57) Abstract:

PURPOSE: To decrease the time till the print start by providing a memory storing a data for plural pages of reception information in a terminal equipment for a facsimile communication or the like and starting the read for one page after plural pages are stored in the said memory before it is finished.

CONSTITUTION: A picture memory management circuit 11 applies the entire control management such as residual quantity storage, write and read of a picture memory 10 and includes an address counter applying address control of the memory. In copying one original only, a CPU 50 drives a picture read section 100 and an intermediate coder 22, converts a code into an intermediate code after the original is read, the address counter in the circuit 11 is operated to store the intermediate code in the picture memory 10. The intermediate code is converted into a picture data by a decoder 45. In such a case, before the storage for one page is finished, the read of memory is started. In case of multi-copy, the number of times of repetition is stored in a RAM 52, the data from a read section 100 is converted similarly and the result is stored in the picture memory 10.

COPYRIGHT: (C)1987,JPO&Japio



⑩ 日本国特許庁(IP)

① 特許出頤公開

⑩ 公 開 特 許 公 報 (A)

昭62 - 268234

(i)Int Cl.4

識別記号

庁内整理番号

43公開 昭和62年(1987)11月20日

H 04 L 13/08 13/00 1/21 H 04 N

3 1 7

7240-5K 7240-5K

7170-5C

発明の数 6 (全13頁) 審查請求 未請求

の発明の名称

通信端末装置

创特 願 昭61-112212

22/H 昭61(1986)5月15日 Ø.

四発 明 者 芳 賀沼 友 行 眀 者 砂発 武 \mathbf{H} 俊 ⑫発 明 者 尾 形 彦 幸 子 勿発 明 者 金 陽 治 者 ⑫発 明 国 百 行 相 79発 明 者 吉 浦 吉 雄 ①出 頣 人 キャノン株式会社 何代 理 人 弁理士 丸島 錢一

東京都大田区下丸子3丁目30番2号 キャノン株式会社内 東京都大田区下丸子3丁目30番2号 キャノン株式会社内 キャノン株式会社内 東京都大田区下丸子3丁目30番2号 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内 東京都大田区下丸子3丁目30番2号 キャノン株式会社内 東京都大田区下丸子3丁目30番2号 キャノン株式会社内 東京都大田区下丸子3丁目30番2号

Щ 44

1. 発明の名称

通信端末装置

- 2. 特許請求の範囲
- (1) 伝送された情報を受傷する手段、

受信情報の複数ページに対応したデータが格納 可能なメモリ、

上記メモリへのデーク書込み、データ読出しを 制御する手段を有し、

上記制御手段は、上記複数ページの上記メモリ への格納開始後完了前に「ページ分の読出しを開始 させることを特数とする通信端末装置。

(2) 伝送された情報を受償する手段、

受信情報の少なくとも I ページに対応したデータ が格納可能なメモリ、

上記メモリへのデータ供込み、データ読出しを 制御する手段、

ページ単位のプリントが可能なプリント手段を 有し、

上記制御手段は上記プリント手段のプリント動

1

作中上記メモリへのデータ書込を可能にする通信 端末装置。

(3) 伝送された情報を受信する手段、

受信情報に対比したデータを格納するメモリ、 上記メモリへのデータ香込み、読出しを制御す る手段とを有し、上記メモリは格納データを変換 する部分と、構込みと読出しとが同時に実行可能 な部分とを有する通信端末装置。

(4) デジクルデータ回線からのイメージ 情報を受 信する手段と、

上記受信イメージ情報をデコードする手段と、上 紀デコード手段によるデコードデータを格納する メモリと、

上紀メモリからのデータをページ単位でプリン トするブリント手段とを有する通信端末装置。

(6) イメージ情報に対応したデータが格納可能な 複数ページのメモリ、

上記メモリへのデータ番込、メモリからのデー 夕読出しを制御する手段を育し、

上記制御手段は、上記複数ページの上記メモリ

特開昭62-268234(2)

への格納開始後完了前に I ページの続出しを開始させることを特徴とする通信端末装置。

(6) イメージ情報に対応したデータが格納可能な メモリ、

上記メモリへのデータ群込み、メモリからの説 出しを制御する手段を有し、

上記制御手段は上記メモリの統出しと書込みを同時に実行させ、かつ上記メモリの容量以上のデータを書込み可能とし、上記容量以上のデークに対応した情報のくり返し再生を削止することを特徴とする通信端末装置。

3. 発明の詳細な説明

(技術分野)

本発明はファクシミリ等の通信端末装置に関する。

(従来技術)

フアクシミリにおいて、送信および受信する場合、送受信の信号(送受信情報のコードデータ)を 一度メモリに記憶させるものがある。

この場合、受信のとき、受信データを全てメモ

3

(目的)

本発明の目的は、以上の欠点を除去した通信端末装置にあり、

又本発明は、メモリを用いファクシミリ装置の改良にあり、又本発明の他の目的は、受信開始後速かにイメージ信号の出力ができる画像処理装置にあり、

又本発明は、小容量のメモリを見かけ上大容量のメモリとする画像処理装置にあり、

又本発明は、原稿的報、原稿ページが多くても 回線利用を扱うことなく、又情報を欠落させることなく伝送できる画像伝送装置、

又本発明は、高速デジタル回線に適したプリンクを有するファクシミリ抜躍にある。

以上及びその他の目的は以下の如く。

(実施例)

第1図は、本発明の一実施例を示すプロック図である。

上記実施例は、画像説取り系としての画像説取り部100と、記録系としてのレーザプリンタ 200

リに格納完了して後、初めてメモリから統出して ブリントを開始する必要があった。 なぜなら回線 を旋れてくるデータを受信側の都合で一時的に中 断させることは、回線利用上好ましくないからで ある。従って受信データが長がかったり、連続す る受信原稿のページ数が多いとブリント開始迄に 時間がかかる不都合があった。

又メモリ容量が限られていると、原稿データが 多かったり、多数頁であったりすると、送受信不 可能になることがあった。

又このようなメモリを利用してマルチプリントすることが可能であるが、メモリ容量が限られている場合ミスプリントすることがある。

又近年電話回線ではなくデジタルデータ回線を使って原籍情報を高速、高面質で送ることが考えられている。しかし高速伝送できたとしても、感熱プリンタ等の従来のプリンタでは、その速度及び画質について行くことはできず、あまり効果が期待できるものではなかった。

4

と、デジタルデータ変換網(DDX)の回線 400 と、 画像 続取り 部 100 とレーザブリンタ 200 とを制御 し、DD X 400 との 伝送制御をする コントローラ C とを有する。

第2図は、 画像統収り部100を示す斜視図である。

原稿挿入部 110 から所定の原稿を挿入し、内部に設けられた 國像競取り手段によって、 画像情報が電気信号に変換され、排紙トレー 120 から原稿が排出される。また、 画像続取り部 100 には、操作パネル 130 が設けられ、 画像読取り部 100 とレーザブリンタ 200 とを制御するコントローラ C か内蔵されている。

第3図は、操作パネルを示す図である。

操作パネル 130 は、蓄積メモリエリアの使用の 選択、標準モード、フアインモードの解像度選択、 ミニフアツクス (NTTモード)、ハーフトーンの 伝送モード等の指定、相手局のダイヤル操作、コ ピーモード、送信モード、受信モードの選択その 他の機能を実行させるものである。なお、後述す

特開昭62-268234(3)

る画像メモリを帯積メモリエリアとして使用する 場合には、第3図に示す「メモリ」のキーを抑す。 第4図は、レーザブリンタ 200 の一例を示す縦

第4図は、レーザブリンタ 200の一例を示す類 断面図である。

現像ユニット 220 は、感光ドラム 221 と、クリーナ 222 とを有し、反射ミラー 213 によってドラム 221 上に形成された潜像を可視化するものである。

給紙カセツト 230 内の用紙は、給紙ローラ 231、 搬送ローラ 232 によって送られ、レジストシャツタ 233 で一時的に停止される。これによって、レーザの照射およびドラム 221 の回転と、用紙送りとの間で同期がとられ、その後に送り込みローラ 234によって用紙がドラム 221 に送られる。そして、

7

せる画案密度変換回路 60 と、中間コードを更にコード化する MMR コーグ 23 と、アッセンブル(つまりバケット化)する CCU30 とで構成されている。

上記中間コードは周知のランレングスコードと非コード画案データとの混合データである。上記非コード画案データは、ランレングスコードにはりコードで、カコードが元の画案データの連続すると、コード化せず元のデータのまである。この中間コードはとくに送信時、相手局の受債密度に応じて密度変換(8 pc1/mm、16 pc1/mm)したり、相手局の伝送モード(G3、G4 等)に応じて符号変換(MH、MMR等)したりするのに有利である。CCUはMMRコード変換れたデータをラベル等の付加データを含め128バイト毎にパケツジにして64 K ピット/secの伝送速のDDX 回線 400 に送り込む。

上記受信系は、送られたパケットデータをデパケット化する CCU30 と、受信データを中間コードに変換する MMR デコーダ 41 と、この MMR デコーダ 41 の出力信号である中間コードを記憶する

転写部 2 4 0 においてトナー像が用紙に転写され、定巻部 2 5 0 においてそのトナー像が定着する。

上記した用紙の搬送、文字の形成、現像、転写、定着等の一連の動作タイミング制御は、後述する画像メモリ10に記憶されたデータの読出しタイミングに携づいて、後述のレーザブリンタコントローラ35を介して行なわれる。 A 4 サイズのプリントを受借から約4~6 s e c で完了させる。

第1図に戻って、コントローラCの説明を行なう。コントローラCは、主に、画像読取り部 110 からの読取りデータを相手局に送信する送倡系と、相手局から受けたデータをレーザブリンタ 200 に送る受信系と、所定の画像データを記憶する画像メモリ10と、コントローラCの全体を制御する CPU 50とで構成されている。メモリ10 は約 2 M バイトのデータが格納できる。

上記送信系は、リーダインタフエース 21 と、続取りデータを中間コードに変換する中間コーダ 22 と、この中間コードを記憶する画像メモリ 10 と、相手局の有する機能に従って、画素密度を低下さ

8

画像メモリ10と、ドット重複手段を有する画案密度変換手段 44 と、中間コードからビデオ信号に変換するデコーグ 45 と、レーザブリンタ 200 を変調制御するレーザブリンタコントローラ 35 とで構成されている。

画像メモリ管理回路 11 は、画像メモリ 10 のメモリ残難記憶、審込み、読出し等の全体の制御管理を行なうもので、メモリのアドレス制御をするアドレスカウンタを含むものである。

CPU 50 は、コントローラ C の余体を制御するものであり、その制御プログラム(後述のフローチャートで示される)が R O M 51 に格納され、そのプログラム実行に必要な各データが R A M 52 に記憶される。

画像メモリ10は、送倡時には、DDX400(パケット交換網または回線交換網)の伝送速度 64 K b p s に合せて、つまり回線を待たせないような早い速度で記憶データを送出し、受信時には、1 買分のデークを配憶してからデコーダ 45 にその記憶データを送る。これはブリンタ 200のブリント速度 3 M b p s

特開昭62-268234 (4)

に合うような速度で送る。また、画像メモリ10をリテンションメモリとして使用する場合には、マルチコピーが終了するまで、その情報を記憶し、又画像メモリ10を同報送信が終了するまで、その情報を記憶しておくものである。

即ち送信時メモリから送り出すときは、MMRコーダ 23 によるエンコードがあるので、64 K b p s より少し早い速度でメモリを読出し、受信時メモリからブリンタに送り出すときは、デコーダ 45 によるデコードがあるので、ブリンタのブリント 速度 3 M b p s より少し遅い速度でメモリを観出す。送信時、コピー時のメモリへの審込みはリーダ 100 の続取速度 3 M b p s に近い速度で、又受信時のメモリへの審込みは64 K b p s に近い速度で普込む。

次に、上記実施例の動作について説明する。

第 5 図は、上配実施例の制御動作を示すフローチャートである。

・まず、スタート創およびコピーキーをオンされたか否かを判定し(SIO)、コピー枚数を入力する

11

ス 2 1 からの信号(E O L)を 1 頁分カウントすることあるいは原稿 1 ページの熱取走客完了検知による E O P を判定することによって、または管理回路 1 1 の管理データによって、上配 1 頁の格納完了を判別する。 そして、上記 S 2 2 と同様に、中間コードであるメモリデータをデコーダ 4 5 によってビデオ信号に変換し、レーザブリンタ 2 0 0 を駆動し(S 3 6)、リビート数 n を 1 にけ減らし(S 3 5)、これらの動作を n 回換り返す(S 3 7)。

一方、コピーキーがオフである場合は、送信キーが押されているか否かが判断され(S40)、送信である場合には、同報送信キーが押されているか否かが判断される(S41)。

同報送信である場合には、テンキーによって入力された送り先データがRAM52に格納され(S51)、その送り先データの入力完了キーを押すことによって、読取り部 100 からのデータが中間コードに変換された後に、画像メモリ 10 に格納される(S52)。原稿 1 頁分の格納を完了したときに、第 1 の送り先について CCU 3 0 を送信セットし(S54)、画像メ

テンキーの値から、マルチコピーかの場合には、でから、マルチコピーかる場合には、でから、リーダインクフェース 2 1 を駆動してで、リーダインクフェース 2 1 を駆動して、サーガーののでは、リーダインクフェース 2 1 を駆動して、リーダインクフェース 2 1 を駆動して、リーダインクフェース 2 1 を駆動して、リーダインクフェース 2 1 を駆動して、リーダインクで、サーガーが、サーブリンクを作る。 ビザブリンタ 2 0 0 がいまって、「のいった」に変換され (S 2 2)、 がいまって、「のいった」に変換され (S 2 2)、 がいまって、「のいった」になって、「のいった」には、リージの格納完了する前にメモリいのは、リアルタイムコピーを行なう。

マルチコピーである場合には、リピート数 n を R A M 5 2 に 記憶し (S 3 1)、 S 2 1 と 同様に、 統取り 部 1 0 0 からの データ を変換した後に 画像 メモリ 1 0 に 格納する。 この 格納の 場合、 原稿し 頁分の データ か 画像メモリに 格納されたか 否かを 判別する (S 3 3)。 原稿を 1 ライン 鏡取る 毎 に 発生する リーダインタフエー

12

モリ 1 0 から説出したデータについて、MMR コーダ 2 3 を介して、MMR コードに変換(S 5 5)し、DD X 4 0 0 に送り出す。これらの操作を、全部の送り先について実行する(S 5 6)。この場合、上記原稿 1 頁分送信する毎に、R A M 5 2 に記憶した送り先データを1 つずつクリアし、全てクリアになったことを判定して完了を判定する。

送信先が1つの場合には、CCU30を送信セットした後に、読取りデークを画像メモリ10に格納し、そのデータをコーグ23で符号化し、DDX400に

また、受信の場合(S 6 1)には、C C U 3 0 を受信にセットし(S 6 2)、受信データを M M R デコーグ 4 1 によって中間コードに変換し、その中間コードを画像メモリ 1 0 に格納し(S 6 3)、多くとも原稿 1 頁分の格納が完了したときに(S 6 4)、その画像メモリ 1 0 からの中間コードをデコーグ 4 5 でビデオ信号に

変換し(S 6 5)、このビデオ借号に基づいて、レーザプリンタ 2 0 0 を駆動する(S 6 6)。尚1頁のメ

モリへの格納完了は受信した EOP を判定することによりなされる。

レーザプリンタ 200 が有する基本的記録解像度 は、16pcls/mm×15.4 ライン/mmに設定さ れている。したかって、通常のファクシミリ(た とえば、8 p c l s / m m × 7 . 7 ライン/ m m の仕様 を有するファクシミリ)から受借した場合 (S61 ~S65の場合)、酵素密度変換回路 G1 によって、 ドットをグブらせて川力する。すなわち、受信し たデータを、ドツト毎に、所定回数(たとえば1回) づつ取複してデコーダ 45 に送るとともに、このよ うにしたデータを、ライン毎に、所定回数(たと えば1回、または2個) づつ重視してデコーダ45 に送るものである。このようにすることによって、 高密度のレーザブリンタ200を使用しても、受信 時にプリント用紙上における画像サイズが精小す ることがない。これは、サーマル転写プリンタ等 の他の普通紙高速プリンクを使用した場合も同様 である。また、画業密度変換回路 61 を使用せずに、 CPU 50 のコントロールの下に、画像メモリ管理回

15

さらに、 書稿メモリエリア A は、 可変エリアであり、 その残りを即時メモリエリア B として使用できる。 ただし、 即時メモリエリアは、 最低限のエリアが確保されているので、 この 母低限エリアについては、 帯積メモリエリアとして使用することはできない。

翌根メモリエリアの最大限エリアは、たとえば

画像メモリ 10 は、1 つのメモリであるが、 帯積メモリエリア A と即時メモリエリア B とに使用されるものである。

16

1.6 M バイトであり、即時メモリエリアの森低限エリアは、たとえば 0.5 M バイトである。これら両者の合計である 2 M バイトが、メモリのページアドレスとして 0~155 質に分かれている。したがって、 蓄積メモリエリアは、0 質から開始し、最大限 0 質から 255 質まで使用できる。勿論、 蓄積メモリエリア および即時メモリエリアの容量設定は、 セリエリアおよび即時メモリエリアの容量設定は、設計に応じて自由に行なうことができる。

なお、所定個像を読取ったデータを蓄積メモリエリアAに蓄積している状態のときに、類信を許容する領信許容手段を設けることができる。

第7図は、蓄積メモリエリア A の説明図であり、 第8図は、蓄積メモリエリアを使用する場合のフロー チャートである。第3図のメモリキーにより実行開 始する。

時刻指定送信、時刻指定配信、即時配信、ボーリング待機を行なうときに、審積メモリエリアAを使用する場合には、次のようにする。

特開昭62-268234(6)

まず、メモリ群込みの場合、構込み開始のページアドレス S A を 0 にセットし、S A に戻るためのジャンプアドレス J A を 191 にセットし、リーダ100 を起動して(T 11)、1 枚目の原稿の中間コードデークを書積する(T 12 - 1,12 - 2)。 ジャンプアドレスを 191 にセットしたのは、 器積メモリエリアが最大限 191 質だからである。

この場合、蓄積メモリエリア A がオーバーフロー したときに(T 13)、インタラブト 信号が管理回路 1 1 から C P U 5 0 に発生し、このときに、メモリの 蓄積動作とリーダ 100の競取動作とが停止する (T 14)。

オーバーフローしていないときには、最後の原稿が否かを判断し(T15)、最後の原稿であれば、ページアドレスデークをインクリメントし余白をつくり(T18)、メモリ器積、リーダの読収走査を停止する(T14)。T13の判定は、JAからSAにジヤンプしたか否かの判定によりなされる。T15の判定は、リーダ100において、次の原稿が有るか否かの判定によりなされる。

最後の原稿でなければ、開始アドレスSAを再せ

19

レスJA以内で、データ格納が完了しない場合前述の如くアドレスがSAのアドレス5に戻るのでオーバフローと判定される。従ってメモリ格納、リーダ続取を停止するので、3枚目の原稿デークは捨てることになるが、1~2枚目の原稿情報は存続できる。このとき第3関、131の表示器でオーバフロー表示し、存在原稿のページ数を表示する。

尚原稿1枚毎のメモリ格納完了時にデータのラストに1ページの完了を示すデータBOPを付加してメモリに格納する。

メモリエリア A からの送信時は、送信キーによりメモリ A に格納の複数照稿分のデータ(オーバフローの原稿ページは除く)をページアドレス 0 から順次、回線速度に近いより早い速度で続出す。これは管理回路 1 1 で配値して原稿枚数のデータに従う。

第9図は、即時メモリエリア B の説明図であり、 第10図は、即時メモリエリアを使用する場合のフローチャートである。

回線 400 からの受債について説明する。

ツトし、メモリのページアドレスデークのインクリメントを行なう (T16)。第7図の場合、原稿の 1ページ目がページアドレスの2頁の途中で終っているので、開始アドレスSAを3(ページアドレス 3頁)にセツトして、ページアドレスの繰り上げを 行なう。ジヤンプアドレスJAのセツトはそのまま にしておく。

そして、2枚目の順稿の中間コードデータを蓄積したら(T17-1.17-2)、開始アドレスSAを再セットする(T16)。第7図の場合、順稿の2枚目が4頁の途中で終っているので、開始アドレスSAを5(5頁)にセットして、ページアドレスのインクリメントを行なう。ジャンプアドレスJAのセットはそのままにしておく。

そして、上記動作を繰り返し、原稿の最後に相当する中間コードを審積することが終了したら、上記と同様ページアドレスのインクリメントを行なう。このときの開始アドレスSAが、即時メモリエリアの先頭頁となる。

もし3枚目の原稿の情報量が多くてジャンプァド

20

まず、メモリ魯込、メモリ統出開始アドレス S A を、即時メモリエリアの先頭質にセツトし、 S A に 戻るための ジヤンプアドレス J A を 2 5 5 にセットした後に、C C U 3 0 を制御して受信を開始する (U 1 1)。

そして、即時メモリエリアに S A から中間コードデータを書込んだ後に、以下の条件のもとでその中間コードデータを読取る動作を S A から開始する。この読取ったコードデータをデコーダ 4 5 がデコードし、デコード信号に基づいて、頁ブリンタであるレーザブリンタ 200 がイメージプリントする (U12)。

この場合、1ライン受信毎に、メモリ書込み時の 安全距離の確認を行ない、もし安全距離しに違を たら(U13)、アドレスSAからデータ読出しるの がしプリンク 200 を起動させる(U14)。その 全距離しは、第11 図のように画像メモリ 10 にを はる現在の書込みアドレス a から、このアドレス a のデータがプリントされるページの最初に記しする れたデータのアドレス b の で が ス は 現在 の 最初に記憶されたデータのアドレス SA 又は 現在 統 出 停止中のアドレス b ま で の 距離 で あって、 ブリンタ 200 がブリント停止中又はブリント実行中に、受信したデータを書込みできるアドレス間距離である。これを超えて再込みを続けると既に替込んだデータに重なる恐れがあるのを防ぐ。 又安全距離に達したときにデータを続出し開始してり リンク 200 を起動させるので、受信からブリント開始までの時間が短縮される。安全距離は a.b のアドレスデータから判定できる。

又原稿 1 ページの終りを示すデータEOP(エンドオブペイジ)を受信しているか否かを 1 ライン受信を行いなければ、上記が年に判断し (U15)、受信していなければ、上記メモリへの事込みと、安全距離の判定、EOPを判定動作を繰り返し、もし、EOPを受信していれば、ブリンタ 200 か動作中か否かを判断し (U16)、動作していなければ、そのブリンタ 200 を起動してEOP 以前の格納データを統出してプリントする。

従って原稿!ページ分格納すると2ページ目の格 納を待たずにプリント開始でき、待ち時間が少な くできる。

一方、メモリへの哲込みとプリンタ200の動作

23

すなわち、即時メモリエリアにコードを重ね香きする。つまり前のデータは消される。 番込みアドレスがジャンプアドレス JA に到達したときに、インタラブト借号 I が発生する。

この場合、第13図のように即時メモリエリア b ヘコードを責込んでから、安全距離しに達した又 はBOPを判定したときにメモリを読出しプリンク 200 がブリントを開始させることによって、脱稿 1 ページの受信又は鋭取に対して、1 枚のブリント を終了する(V-1)。そして、それと問じ原稿デー タに対して、2枚目のブリントを行なうときに(V - 2)、上記インタラプト信号1の有無を確認する (V-3)。もし、そのインクラプト借号が有れば、 前記オーバーフロー表示を行なうとともに、同じ 原稿に対する2枚目のメモリ鋭出しを中止しプリン ト動作を停止する (V-4)。これによって、1枚 目のブリントを確実に行なうとともに、不完全に なるべき2枚目以降のブリントを行なわないように している。インタラブト信号」がなければ、再び読 出しSA、JAをセットして、2枚目の続出しを開始 中において、説取りが進み過ぎて画像メモリ10において、説取りが進み過ぎて画像メモリ10になるで、記したの説取りアドレストが、書込みアドレスに近に追いついてaと同じになるか、または、非常じてを固じになるか、または、非常じてを関係が表現になるが、または、非常じてでは、強制的にEOPをよいの表別には、強制的にEOPをといる。といるので、はいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいるので、がいると異びブリント開始する。これで、ファインを助止してプリントのようにプリントにプリントにプリントにプリントをいましたが、おいるのではいる。は、ファイントにプリントにプリントをいる。

また、即時メモリエリアが、そのメモリ容量と同じ量の受信信号又はリーダからの読取信号を受けた場合には、審込みアドレスはジヤンプアドレスJAに達し、それ以上の受信信号を受けた場合には、開始アドレスSAから再び審込みを開始する。

24

しプリントする (V-5)。

尚コピーキーによるコピーモードでは、第13図の V 1 ステップにおいては、リーダ100からのメモリへの書込速度とメモリからの読出速度が近いので、書込みに対し約数ラインの遅れで読出しを開始し、実行する。

第14 図は即時エリア R からの回線 400 へのを送信におけるメモリ制御動作である。第12 図図のである。第12 図図のがである。第12 図図のがである。第12 図図のがである。第12 図図の動作を示っている。第12 図図の動作を示っている。第12 図図図図とは、サークの動作を示っては、サークを開発して、サークを開始をないに、サークには、

-187-

特開昭62-268234(8)

審込位置(アドレス)が近づいたか否かの距離 N の確認を行なう。リーダが動作中(W 2)、その N がオーバラン距離 U V に達すると(W 3) L ページ分の普込みが終っていなくてもリーダ L 0 O を強制的に一時停止させる(W 4)。そして疑似 E O P をメモリに審込み、送信続行フラグ C T を R A M にセットする(W 5)。メモリへの審込みは中断するが、メモリ読出しは続行しE O P をメモリから読出さない限り、送信は続く。

次に中断中のメモリ書込アドレスに読出しアドレスが近づいたか否かの距離Mの確認を行なう(W 6)。その M が安全距離しに達すると、リーダを再起動して原稿読取を開始し、メモリ書込みを再開する。尚メモリからの説出しと送信は続行している。メモリからの読出しデータにEOP があると、それが実際に原稿を1 ページ分リーダ 100 で続取完了してセットされたデーグであるか否かを判定する。フラグCT がセットされていなければ、本当のEOPとみなして、1 ページ終了を示すEOPデータの送係を行なう。

27

以上の例はデーク処理端末装置のメモリ活用に有効である。

4. 図面の簡単な説明

第1図は、本発明の一実施例を示すプロック図で ある。

第2図は、画像続取り部の一例を示す斜視図である。

第3図は、操作パキルの一例を示す図である。 第4図は、レーザブリンタの一例を示す段断而図 である。

第 5 図は、上記実施例の一般的な動作を示すフローチャートである。

第 6 図は、画像メモリのメモリ空間を示す図である。

第7図は、蓄積メモリエリアの説明図である。 第8図は、蓄積メモリエリアを使用する場合のフローチャートである。

第9図は、即時メモリエリアの説明図である。 第10図は、即時メモリエリアによる受信時のメ モリリードライト制御のフローチヤートである。 尚次の原稿があると、リーダによる原稿に報を 統行する。他方度似EOP'であるとEOP'を無視 し、このEOP'の送信をしない様にして、メモリ 読取、送信を続行する。リーダが動作中であれば その動作も続行する。最後にリーダ100を停止させる。 従ってリーダはライン毎に停止制御する。 従ってリーダはライン毎に停止制御する。 はいてリーダはラインのよいのの はってりながらメモリからの説出しを 停止することなく、メモリへの おいていた行なって回線速度に合わし送信統行する。 以上の例は端末と端末との間のメモリを用

以上の例は端末と端末との間のメモリを用いた ネツトワークに好都合である。

尚第8 図は第5 図の S 5 2 , S 5 3 に対応し、第10 図は第5 図の S 6 2 ~ 6 4 に対応し、第13 図は S 2 0 ~ S 2 3、S 3 1 ~ 3 7 に、第14 図は S 4 3、4 4 に対応する。尚第10 図、第14 図の判定部は1 ラインのデータ報信、送信によるプログラムインタラブトにより実行、又はタイマによるインタラブトにより実行することもできる。

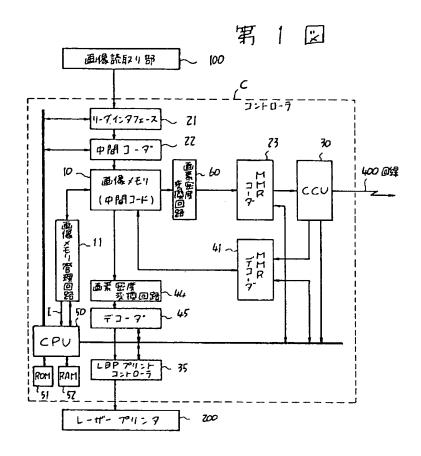
28

第11 図、第12 図は、即時メモリエリアの書込み続出しの制御動作を示す図、

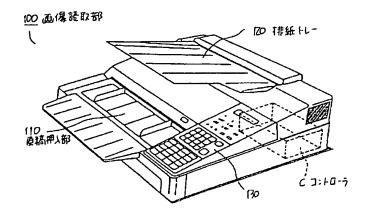
第13 図は即時メモリエリアにマルチプリントの 制御フローチャート、

第14 図は即時メモリエリアによる送倡時のメモ リリードライト制御を示す図である。

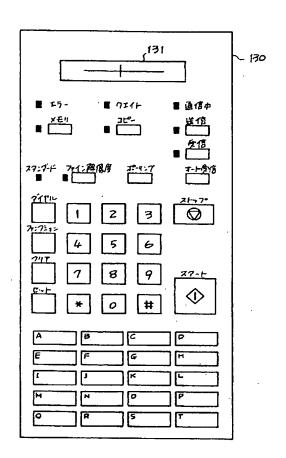
> 出願人 キヤノン株式会社 代理人 丸 島 桶 一 (監)



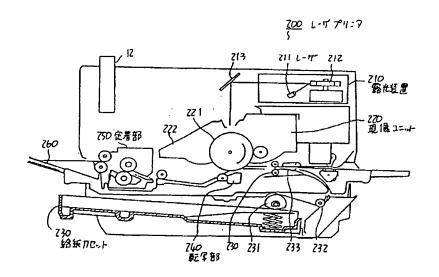
第2回

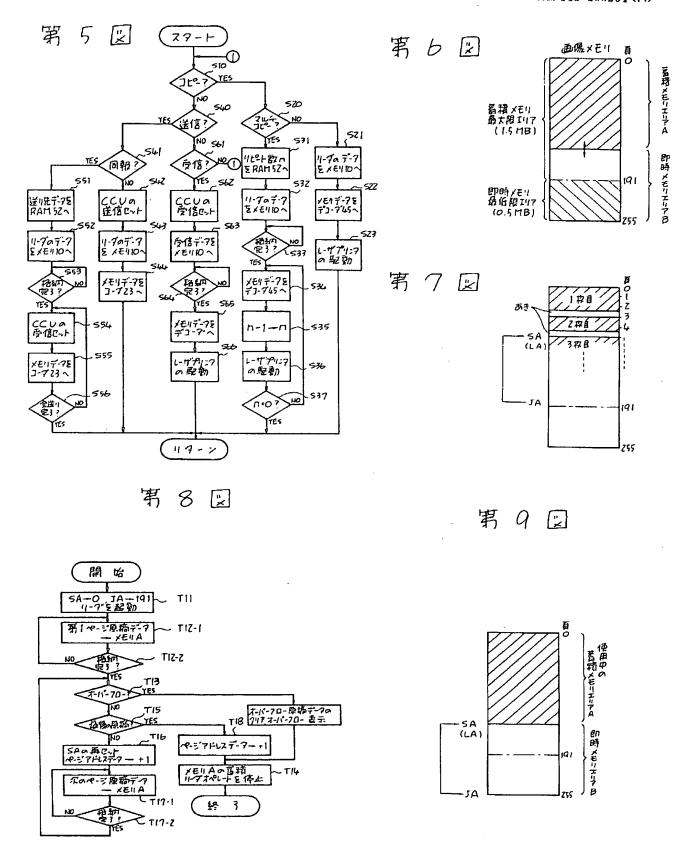


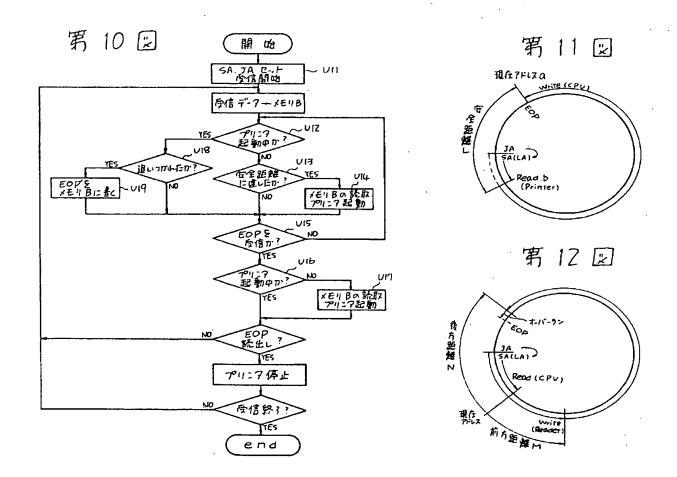
第3回

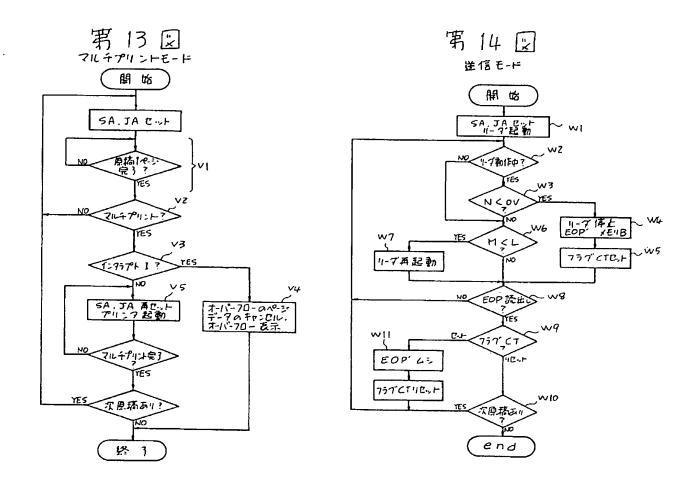


第4回









This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

☐ OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.